

Crystal Oscillators

水晶発振器

Surface Mount VCXO Type 表面実装VCXOタイプ

GAP30

Series
シリーズ



Operating Conditions 動作条件

Operating Temperature 動作温度範囲	-40~+85°C
Supply Voltage 供給電圧	+3.3V±5%
Control Voltage 制御電圧	1.65V±1.5V

Specification 仕様

Parameters 特性項目	Conditions 条件	GAP type		GAP-L type		GAP-C type	
Output 出力	-	LVPECL		LVDS		CMOS	
Input Current 消費電流(max)	Frequency Range 周波数範囲	60mA	10~1500M	60mA	10~1500M	60mA	10~250M
Frequency Stability 周波数安定性(max)	Frequency Range 周波数範囲	±25ppm、±50ppm					
Frequency Pullability 周波数可変幅(min)	Control Voltage Ranges 制御電圧範囲	±130ppm (Vcont=+1.65±1.5V)					
Symmetry シンメトリー(max)	At 50%Vp-p 50%Vp-pにて	45/55%					
Output Voltage 出力電圧	"0" Level(max) "1" Level(min)	Vcc-1.60V Vcc-1.03V		1.6V 0.9V		0.1Vcc 0.9Vcc	
Differential Output Voltage 差動出力電圧(min)	Offset Voltage オフセット電圧	-		0.35Vp-p (at 1.125~1.375V)		-	
Rise/Fall Time 立上り/立下り時間(max)	At 20%~80%Vp-p 20%~80%Vp-pにて			1.0ns	≤100MHz		
Start-up Time スタートアップ時間(max)	Frequency Range 周波数範囲	10ms					
E/D Function E/D機能	#1 or #2 Open #1 or #2 ≥0.7Vdd #1 or #2 ≤0.3Vdd			#4,#5 Active #4,#5 Active #4,#5 High Z		#4 Active #4 Active #4 High Z	
Load 負荷	-	Vtt=Vcc-2.0V Rt=50Ω		100Ω (OUT1-OUT2)		15pF ≤200MHz 5pF >200MHz	
Stand-by Current スタンバイ電流(max)	At "0" Level at #1 #1が"0"レベルの時	15μA					
Phase Jitter 位相ジッタ(max)	Offset Frequency オフセット周波数	3ps >40MHz (12kHz~20MHz)					

THIS IS STANDARD SPECIFICATION. PLEASE ASK KDK SALES FOR CUSTOM SPEC.
本資料記載の内容は一般使用です。特殊仕様に関しましては別途お問合せ下さい。

Case Dimentions & Pad Connection ケース寸法 及び パッド接続

PAD	Connections	
	LVPECL/LVDS	CMOS
#1	Vcont	Vcont
#2	E/D	E/D
#3	GND	GND
#4	OUT1	OUT
#5	OUT2	NC
#6	Vcc	Vcc

SUGGESTED PADS
パッド案内

All specification subjected to change without notices.
仕様は変更になる場合があります

NKD

Crystal Oscillators

GAP30-TYPE PARTS MODELING

GAP30 Series

PARTS MODELING

Model: **GAP 3 0 A X E -L 156.250MHZ**
 ① ② ③ ④ ⑤ ⑥ ⑦

① シリーズ名 (SERIES)

GAP30 TYPE 7.5x5.0mmサイズ LVPECL/LVDS/CMOS出力タイプ VCXO

② 周波数安定度と周波数可変量 FREQUENCY STABILITY & PULLABILITY

0	=	±100ppm	Pullability=±130ppm
5	=	±50ppm	Pullability=±130ppm
3	=	±30ppm	Pullability=±130ppm
2	=	±25ppm	Pullability=±130ppm
Y	=	±20ppm	Pullability=±130ppm

③ 動作温度範囲 (OPERATING TEMPERATURE)

A	=	-10~+70°C	E	=	0~+70°C
B	=	-20~+70°C	F	=	-40~+85°C
C	=	-40~+80°C			
D	=	0~+60°C			

* その他: 上記以外の温度範囲も可能です。詳細は個別にご相談下さい。

OTHER: Other Option Available. Please ask us for other operating temperatures.

④ 電圧 (VOLTAGE OPTION)

X = 3.3V (制御電圧+1.65V±1.50V)

⑤ パッド接続 (PAD CONNECTIONS) (TRISTATE PIN)

PIN CONNECTION							
OUTPUT	⑤	#1	#2	#3	#4	#5	#6
LVPECL/LVDS	E	VC	E/D	GND	OUT1	OUT2	VCC
CMOS	E	VC	E/D	GND	OUT	NC	VCC

⑥ 出力オプション (OUTPUT OPTION)

-	=	LVPECL OUTPUT	LVPECLオプション (空欄)
-L	=	LVDS OUTPUT	LVDSオプション
-C	=	CMOS OUTPUT	CMOSオプション

⑦ 周波数 (FREQUENCY)

10.000MHZ~1500.000MHZ

* タイプによって対応周波数範囲は違います。詳しくは個別仕様を確認下さい。

Frequency range depends on output type. So please contact KDK sales.

Higher/Lower frequency can be developed by customer requirements.

EX. 代表的な型名・表示例

GAP 3 0 A X E	100.000MHZ	PECL 3.3V 100ppm/Pull±130ppm/-10+70
GAP 3 5 F X E	156.350MHZ	PECL 3.3V 50ppm/Pull±130ppm/-40+85
GAP 3 5 F X E -L	1500.000MHZ	LVDS 3.3V 50ppm/Pull±130ppm/-40+85
GAP 3 2 A X E -C	250.000MHZ	CMOS 3.3V 25ppm/Pull±130ppm/-10+70
GAP 3 Y A X E -L	155.520MHZ	LVDS 3.3V 20ppm/Pull±130ppm/-10+70

NKD